



Geoffrey BAKENGGA

Étudiant en Licence3
Électronique et Automatique

 06.37.10.82.45

 25000, Besançon

 cbakenga@gmail.com

 www.linkedin.com/in/gbakenga

Compétences

Profil:

- ✓ Polyvalent
- ✓ L'autonomie
- ✓ adaptation
- ✓ Travail en équipe
- ✓ Prise d'initiative

Informatique:

- ✓ Pack Office/Latex
- ✓ Environnement Linux
- ✓ Matlab/Simulink
- ✓ Labview
- ✓ LTspice/PSIM
- ✓ FPGA/ Quartus II
- ✓ Langage C/Python

Langues

Français: Langue Maternelle

Anglais: Très bon niveau technique (B2)

Centres d'intérêt

Association:

- ✓ Bénévole à (A.F.E.V) Besançon

Loisirs:

- ✓ Auto-apprentissage des logiciels
- ✓ Nouvelles technologies
- ✓ Formation Mooc Sur Microcontrôleurs

Recherche Stage Licence 3

Avril-Juin 2022 (Voir plus)

Domaine: Electronique programmable, Essais, automatique

Formation

2021 - 2022 **Licence3 Électronique et Automatique/ Université Franche Comté**

2020 - 2021 **Licence 2 Mathématiques /Université Franche Comté.**

2019 - 2020 **Master Electrotechnique/ Université Marien Nguoubi**

Expériences

2021-2022 **Projet academique: Mise en œuvre d'une électronique autour de FPGA capable de piloter un moteur pas à pas en fonction de la distance mesurée par un capteur ultrasonore.** UFC/France

(1 mois)

- Pris en main du capteur ultrasons / moteur pas-pas ;
- Élaboration d'un code VHDL pour la génération des signaux;
- Élaboration d'un code VHDL (contrôle vitesse/sens de rotation);
- Pilotage du moteur pas à pas en fonction de la distance mesurée.

2021-2022 **Projet academique: Conception d'un schéma logique pour l'affichage de la direction du vent, à partir d'une girouette sur deux afficheurs 7 segments.** UFC/France

(14jours)

- Élaboration de la table de vérité et d'équations logiques ;
- Proposition d'un schéma logique adéquat du système ;
- Simulation fonctionnelle et temporelle sur Quartus II ;
- Programmation du système sur la puce Cyclone III de la carte DE0;
- Proposition d'un code VHDL du système.
- Compilation/Choix des composants/affectation des broches.

2021-2022 **Projet academique: Conception d'un banc « Capteur/ actionneur» automatisé sous LabVIEW** UFC/France

(14jours)

- Pris en main de LabVIEW/ la carte d'acquisition/ du capteur;
- Élaboration des circuits de conditionnement;
- Traduction et simulation du système en bloc sur LabVIEW ;
- Élaboration de l'Interface Homme-machine.

2021-2022 **Projet academique: Conception d'un chenillard à partir du micro-contrôleur OLIMEXINO-32U4** UFC/France

(14jours)

- Pris en main de LINUX ;
- Élaboration d'un programme en C du chenillard;
- Simulation sous LINUX/transfert du programme sur OLIMEXINO;

2021-2022 **Projet academique: Conception de la machine à états pour la Gestion de feu tricolore.** UFC/France

(1 mois)

- Proposition d'un diagramme fonctionnel/structurel ;
- Élaboration d'un Grafctet fonctionnel ;
- Traduction du Grafctet en machine à états sous LabVIEW;

2018-2019 **Projet Technique:Automatisation d'un portail** Bibitech/Congo

(1 an)

- Élaboration d'un cahier de charge;
- Dimensionnement du moteur d'entraînement ;
- Élaboration du schema de puissance et de Commande;
- Conception d'un Grafctet
- Simulation sous zélios et réalisation